

## **L'architecture von Neumann et alternatives.**

Matthias FOUQUET-LAPAR

SIGI, France

La croissance en nombre de transistors suit les prédictions de "Moore's law". En même temps l'industrie se heurte à une augmentation de la cadence. La présentation va montrer différentes alternatives employant des accélérateurs différents comme des FPGA, GPUs, ClearSpeed et PACT XPP sur des plateformes SIGI.